

535,065

(12) DEMANDE INTERNATIONALE PUBLIÉE EN VERTU DU TRAITÉ DE COOPÉRATION
EN MATIÈRE DE BREVETS (PCT)

(19) Organisation Mondiale de la Propriété
Intellectuelle
Bureau international



(43) Date de la publication internationale
3 juin 2004 (03.06.2004)

PCT

(10) Numéro de publication internationale
WO 2004/046929 A1

(51) Classification internationale des brevets⁷ :
G06F 11/34, 11/28

(21) Numéro de la demande internationale :
PCT/FR2002/003908

(22) Date de dépôt international :
14 novembre 2002 (14.11.2002)

(25) Langue de dépôt : français

(26) Langue de publication : français

(71) Déposant (pour tous les États désignés sauf US) : **STMI-CROELECTRONICS S.A.** [FR/FR]; 29, boulevard Romain Rolland, F-92120 Montrouge (FR).

(72) Inventeurs; et

(75) Inventeurs/Déposants (pour US seulement) : **ROBERT, Catherine** [FR/FR]; Chemin du Mas, F-38950 Quaix en

Chartreuse (FR). **ROBERT, Xavier** [FR/FR]; 2, lotissement le Beau Pré, F-38450 Saint Georges de Commiers (FR). **BARBIERO, Jehan-Philippe** [FR/FR]; 871, avenue de Venaria, F-38220 Vizille (FR).

(74) Mandataire : **DE BEAUMONT, Michel**; Cabinet Michel de Beaumont, 1, rue Champollion, F-38000 Grenoble (FR).

(81) États désignés (national) : JP, US.

(84) États désignés (régional) : brevet européen (AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, IE, IT, LU, MC, NL, PT, SE, SK, TR).

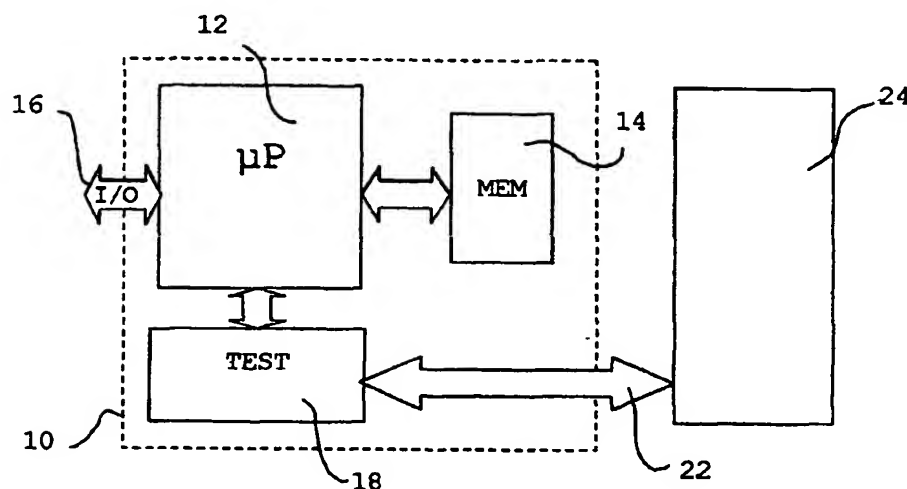
Publiée :

— avec rapport de recherche internationale

En ce qui concerne les codes à deux lettres et autres abréviations, se référer aux "Notes explicatives relatives aux codes et abréviations" figurant au début de chaque numéro ordinaire de la Gazette du PCT.

(54) Title: TRANSMISSION OF A DIGITAL MESSAGE BETWEEN A MICROPROCESSOR MONITORING CIRCUIT AND AN ANALYSIS TOOL

(54) Titre : TRANSMISSION D'UN MESSAGE NUMERIQUE ENTRE UN CIRCUIT DE SURVEILLANCE D'UN MICROPROCESSEUR ET UN OUTIL D'ANALYSE



(57) Abstract: The invention relates to a method for the transmission of digital messages by a monitoring circuit (18) which is integrated into a microprocessor (12), said method being performed during the execution of a series of instructions by the microprocessor. Moreover, at least one of said digital messages represents the detection of a jump in the execution of the series of instructions from a source instruction to a destination instruction. The inventive method consists in determining whether or not the jump is associated with a jump instruction from the series of instructions for which the address of the jump destination instruction is explicitly indicated in the instruction. If the answer is in the affirmative, a first value is allocated to a first set of bits or, if the answer is in the negative, a second value is allocated to the first set of bits. Finally, if the first set of bits has been allocated the second value, a third value is allocated to a second set of bits of the digital message, said third value identifying the jump among several types of jumps.

[Suite sur la page suivante]

WO 2004/046929 A1